



		<b>INSTITUT TEKNOLOGI SEPULUH NOPEMBER (ITS) FAKULTAS TEKNIK ELEKTRO DAN INFORMATIKA CERDAS DEPARTEMEN TEKNIK KOMPUTER</b>				<b>Kode Dokumen</b>	
<b>RENCANA PEMBELAJARAN SEMESTER</b>							
<b>MATA KULIAH (MK)</b>		<b>KODE</b>	<b>Rumpun MK</b>	<b>BOBOT (sks)</b>		<b>SEMESTER</b>	<b>Tgl Penyusunan</b>
Arsitektur dan Organisasi Sistem Komputer		EC234402		<b>T=80</b>	<b>P=20</b>	4	31 Jan 2023
<b>OTORISASI</b>		<b>Pengembang RPS</b>		<b>Koordinator RMK</b>		<b>Ketua PRODI</b>	
<b>Capaian Pembelajaran (CP)</b>		<b>CPL-PRODI yang dibebankan pada MK</b>					
		CPL-4	Memiliki pengetahuan yang luas dan baik pada bidang matematika, ilmu pengetahuan alam, dan rekayasa, yang memungkinkan mereka untuk memahami bidang-bidang tertentu terkait teknik komputer seperti rangkaian dan elektronika, desain digital, sistem tertanam, arsitektur dan organisasi komputer, jaringan komputer, pengolahan sinyal, algoritma komputer dan keamanan informasi.				
		CPL-5	Memiliki pengetahuan mengenai perkembangan teknologi terbaru dan terkini di bidang sistem dan jaringan komputer yang mencakup perangkat keras dan piranti lunak yang diterapkan pada sistem tertanam, pengolahan sinyal digital, sistem komunikasi, komputasi multimedia dan keamanan informasi dan pengetahuan tentang prinsip dan isu terkini terkait factor ekonomi, kesehatan dan keselamatan kerja, sosial, ekologi secara umum.				



	CPL-6	Mampu memilih dan menerapkan metode pemodelan, perhitungan, dan pengujian melalui eksperimen dan simulasi komputer, mampu menjelaskan hasilnya di bidang komputasi awan, jaringan sensor nirkabel, internet of things (IoT), wearable device, sistem tertanam dan robotika.			
	CPL-7	Mampu mengembangkan desain perangkat keras dan/atau perangkat lunak (terintegrasi) yang diimplementasikan pada sistem tertanam, pengolahan sinyal, sistem komunikasi, komputasi multimedia, dan keamanan informasi; serta mampu mengevaluasi aspek maintainability (rawatan), sustainability (keberlanjutan), dan manufacturability.			
	<b>Capaian Pembelajaran Mata Kuliah (CPMK)</b>				
	CPMK-1	Mahasiswa mampu menjelaskan bahwa komponen hardware CPU, I/O unit, Memory unit dan Instruction Set dirancang dalam satu sistem komputer untuk mengeksekusi program			
	CPMK-2	Mahasiswa mampu menjelaskan berbagai proses I/O sesuai dengan karakteristik masing-masing unit I/O			
	CPMK-3	Siswa dapat menjelaskan bahwa CPU dapat diimplementasikan baik sebagai terprogram atau terprogram			
	CPMK-4	Mahasiswa mampu menjelaskan teknik-teknik rekayasa (cache memory, virtual memory) yang dapat diterapkan pada memori sistem.			
	<b>Matrik CPL – CPMK</b>				
	CPMK	CPL-4	CPL-5	CPL-6	CPL-7
	CPMK-1	V		V	V
	CPMK-2	V		V	V
	CPMK-3	V	V		
	CPMK-4	V	V		
<b>Deskripsi Singkat MK</b>	Dalam mata kuliah ini, siswa akan belajar tentang mikroprosesor dan teori-teori dasarnya (Arithmetic Logic Unit, Register, dan Sinyal Kontrol), memori, input-output, Timer, interupsi, dan siklus				



<b>Bahan Kajian:</b>		<b>BK2</b>					
<b>Materi Pembelajaran</b>		BK2.1 Komponen hardware BK2.2 I/O BK2.3 Tekni-teknik rekayasa					
<b>Pustaka</b>		<b>Utama :</b>					
		<b>Pendukung :</b>					
		-					
<b>Dosen Pengampu</b>		Dion Hayu Fandiantoro, S.T., M.Eng.					
<b>Matakuliah syarat</b>		-					
Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bentuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [ <i>Estimasi Waktu</i> ]		Materi Pembelajaran [ <i>Pustaka</i> ]	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk	Luring ( <i>offline</i> )	Daring ( <i>online</i> )		
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
1	Kontrak kuliah, pengenalan materi dan penyegaran rangkaian digital			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			



2	Rangkaian sekuensial dan FSM			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
3	Organisasi komputer			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
4	Register dan mikrooperasi			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'	-		
5	ALU unit kendali			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			



6	Implementasi sub pemrograman			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
7	Set instruksi komputer dasar			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
8	Implementasi sub pemrograman			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
9	<b>Evaluasi Tengah Semester / Ujian Tengan Semester</b>						
10	Unit kendali hardwired			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60'			



				BM:1x3 x 60'			
<b>11</b>	Unit kendali mikroprogram			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
<b>12</b>	Organisasi CPU			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
<b>13</b>	Organisasi memori			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60' BM:1x3 x 60'			
<b>14</b>	Organisasi input output			Kuliah, responsi dan tutorial, Diskusi kelompok TM; 1x 3 x 50' BT: 1x3x 60'			



				BM:1x3 x 60'			
15	<b>Evaluasi Akhir Semester / Ujian Akhir Semester</b>						
16	<b>Remidi</b>						

**Catatan :**

1. **Capaian Pembelajaran Lulusan PRODI (CPL-PRODI)** adalah kemampuan yang dimiliki oleh setiap lulusan PRODI yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-PRODI) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CP Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kriteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kriteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kriteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.



11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.